


5.00 crédits	30.0 h + 22.5 h	Q2
--------------	-----------------	----

Enseignants	Bol David ;
Langue d'enseignement	Anglais > Facilités pour suivre le cours en français
Lieu du cours	Louvain-la-Neuve
Préalables	LELEC1530, LELEC2531 et LELEC2532. LELEC2650 vivement recommandé
Thèmes abordés	Les circuits intégrés ont évolué de solutions contenant une fonction unique, vers des systèmes complètement intégrés sur une puce de silicium. Ces systèmes on chip ou SoCs contiennent tant des processeurs de signaux digitaux et microcontrôleurs que des circuits analogiques et RF pour procurer l'interface critique vers le monde physique constitué de signaux de capteurs, d'interfaces audio/vidéo, de signaux électroniques ou de communication sans fil. Ces systèmes analogiques et mixtes (AMS) requièrent la co-intégration, le co-design et la co-vérification de circuits analogiques et digitaux sur la même plateforme technologique CMOS. Dans ce cours, nous allons étudier l'implémentation de SoCs mixtes analogiques/digitaux en nous aidant de la modélisation comportementale comme outil essentiel et partie intégrante du flot de conception de systèmes AMS. Ce cours conclut la formation ELEC en circuits et systèmes électroniques.
Acquis d'apprentissage	<p>A la fin de cette unité d'enseignement, l'étudiant est capable de :</p> <p>a. <u>Contribution de l'activité au référentiel AA (AA du programme ELEC)</u> AA1 Socle de connaissances : concepts électroniques (AA1.1), logiciels de simulation et de CAO (AA1.2) AA2 Compétences d'engineering : analyse et modélisation d'un système électronique, AA3 Compétences de R&D : se documenter sur les solutions existantes dans le domaine visé par le projet (AA3.1) AA4 Conduite de projet.</p> <p>b. À l'issue de ce cours, l'étudiant en circuits et systèmes électroniques sera en mesure de :</p> <p>1</p> <ul style="list-style-type: none"> • comparer de manière critique des solutions analogiques et digitales dans un contexte applicative donné par rapport à la qualité des signaux, à la consommation de puissance, au coût et à la flexibilité, • analyser les sources et la propagation des non idéalités analogiques dans une chaîne de signal, • générer des abstractions appropriées pour les briques de base analogiques et modéliser leur comportement à haut niveau en Verilog-AMS, • mettre au point une méthodologie appropriée pour concevoir, simuler et vérifier un système mixte analogique/digital depuis la phase de spécification jusqu'au partitionnement en blocs et à l'implémentation physique, • simuler et vérifier des blocs analogiques avec un circuit digital en Verilog pour atténuer les limitations de l'analogique et en extraire des spécifications pour l'implémentation, • analyser des datasheets d'un système électronique de niveau industriel dans le contexte d'un projet de conception, analyser des articles scientifiques dans le domaine des circuits et systèmes électroniques.
Modes d'évaluation des acquis des étudiants	<p>Dans le cadre de ce cours, les étudiant-es sont évalué-es par :</p> <ul style="list-style-type: none"> • une évaluation continue certificative, basée sur des rapports à réaliser en groupe, à remettre pendant le quadrimestre ; • un examen écrit individuel en session. <p>Pour constituer la note finale, la pondération donnée à l'évaluation continue est de :</p> <ul style="list-style-type: none"> • 40% si la note de l'examen individuel est supérieure à 9/20 ; • 0 si la note de l'examen individuel est inférieure à 5/20 ; • linéairement progressive entre 0%, si la note de l'examen individuel est de 5/20, et 40%, si la note de l'examen individuel est 9/20. <p>Les rapports à réaliser en groupe ne peuvent être refaits en seconde session; la note d'évaluation associée à ces devoirs acquise en première session est conservée en cas de seconde session.</p>

Méthodes d'enseignement	<ul style="list-style-type: none"> • Méthodologies de conception de systèmes sur puce analogiques et mixtes (AMS). • Modélisation analogique comportementale. • Non idéalités analogiques et auto-compensation. • Assistance digitale des circuits analogiques. • Modélisation et implémentation de boucles à verrouillage de phase. • Modélisation et implémentation de systèmes basés sur une modulation sigma-delta (si le temps le permet).
Contenu	<ul style="list-style-type: none"> • Méthodologies de conception de systèmes sur puce analogiques et mixtes (AMS). • Modélisation analogique comportementale. • Non idéalités analogiques et auto-compensation. • Assistance digitale des circuits analogiques. • Modélisation et implémentation de boucles à verrouillage de phase. • Modélisation et implémentation de systèmes basés sur une modulation sigma-delta (si le temps le permet).
Ressources en ligne	https://moodle.uclouvain.be/course/view.php?id=659
Bibliographie	Chapitres de certains livres de référence.
Faculté ou entité en charge:	ELEC

Programmes / formations proposant cette unité d'enseignement (UE)				
Intitulé du programme	Sigle	Crédits	Prérequis	Acquis d'apprentissage
Master [120] : ingénieur civil électricien	ELEC2M	5		
Master [120] : ingénieur civil électromécanicien	ELME2M	5		