




En raison de la crise du COVID-19, les informations ci-dessous sont susceptibles d'être modifiées, notamment celles qui concernent le mode d'enseignement (en présentiel, en distanciel ou sous un format comodal ou hybride).

5 crédits	30.0 h + 30.0 h	Q1
-----------	-----------------	----

Enseignants	Legat Jean-Didier ;
Langue d'enseignement	Anglais
Lieu du cours	Louvain-la-Neuve
Thèmes abordés	Circuits logiques combinatoires et séquentiels. Blocs logiques (ALU, registres, ...). Langage de conception et de simulation à haut niveau Verilog. Microarchitecture d'un processeur RISC 32-bit (microarchitecture à un cycle, à multicycle et à pipeline). Architecture d'un microcontrôleur et des principaux périphériques.
Acquis d'apprentissage	<p>Eu égard au référentiel AA du programme « Master ingénieur civil électriciens », ce cours contribue au développement, à l'acquisition et à l'évaluation des acquis d'apprentissage suivants :</p> <ul style="list-style-type: none"> • AA1.1, AA1.2 • AA2.1, AA2.2, AA2.3, AA2.4 • AA5.3 • AA6.1 <p>¹ A l'issue de cet enseignement, les étudiants seront en mesure de :</p> <ul style="list-style-type: none"> • Comprendre le fonctionnement des circuits digitaux (circuits combinatoires, circuits séquentiels) • Comprendre l'architecture des circuits programmables (FPGA) • Simuler et synthétiser des circuits digitaux dans un langage tel que le Verilog ou le VHDL • Appréhender l'architecture d'un processeur RISC • Utiliser et programmer un microcontrôleur • Comprendre et mettre en oeuvre un système électronique digital <p>-----</p> <p><i>La contribution de cette UE au développement et à la maîtrise des compétences et acquis du (des) programme(s) est accessible à la fin de cette fiche, dans la partie « Programmes/formations proposant cette unité d'enseignement (UE) ».</i></p>
Modes d'évaluation des acquis des étudiants	En raison de la crise du COVID-19, les informations de cette rubrique sont particulièrement susceptibles d'être modifiées. L'évaluation se base sur une évaluation continue durant l'année académique. Les modalités pratiques sont précisées sur le site du cours.
Méthodes d'enseignement	En raison de la crise du COVID-19, les informations de cette rubrique sont particulièrement susceptibles d'être modifiées. <ul style="list-style-type: none"> • L'apprentissage se base sur des cours accompagnés de travaux personnels obligatoires. • Chaque étudiant a à sa disposition durant le quadrimestre un système électronique comprenant un FPGA (Cyclone IV d'Altera) et un microcontrôleur PIC32 de Microchip. • Ce cours est étroitement lié au projet LELEC2103 : Projet ELEC3 - Système électronique
Contenu	<ul style="list-style-type: none"> • Logique combinatoire • Logique séquentielle • Technologie d'implémentation • Langage de simulation et de synthèse Verilog • Principaux circuits logiques : circuits arithmétiques, mémoires, circuits programmables • Architecture et microarchitecture d'un processeur RISC • Les mémoires (caches, ...) • Architecture des microcontrôleurs • Périphériques et les principaux systèmes de communications
Ressources en ligne	Moodle http://moodleucl.uclouvain.be/enrol/index.php?id=4
Bibliographie	Digital Design and Computer Architecture - David Money Harris @ Sarah L. Harris - 2007, Elsevier

Autres infos	Néant
Faculté ou entité en charge:	ELEC

Programmes / formations proposant cette unité d'enseignement (UE)				
Intitulé du programme	Sigle	Crédits	Prérequis	Acquis d'apprentissage
Master [120] : ingénieur civil en informatique	INFO2M	5		
Master [120] : ingénieur civil électricien	ELEC2M	5		
Master [120] : ingénieur civil électromécanicien	ELME2M	5		
Master [120] : ingénieur civil biomédical	GBIO2M	5		