


Au vu du contexte sanitaire lié à la propagation du coronavirus, les modalités d'organisation et d'évaluation des unités d'enseignement ont pu, dans différentes situations, être adaptées ; ces éventuelles nouvelles modalités ont été -ou seront- communiquées par les enseignant-es aux étudiant-es.

5 crédits	30.0 h + 30.0 h	Q1
-----------	-----------------	----

Enseignants	Flandre Denis ;
Langue d'enseignement	Anglais
Lieu du cours	Louvain-la-Neuve
Préalables	LELEC2532 ou équivalent <i>Le(s) prérequis de cette Unité d'enseignement (UE) sont précisés à la fin de cette fiche, en regard des programmes/formations qui proposent cette UE.</i>
Thèmes abordés	Ce cours aborde la synthèse des circuits intégrés analogiques, à savoir la conception et le dimensionnement au niveau « transistor » des composants principaux de l'électronique analogique intégrée sur silicium.
Acquis d'apprentissage	<p>Eu égard au référentiel AA du programme « Master ingénieur civil électriciens », ce cours contribue au développement, à l'acquisition et à l'évaluation des acquis d'apprentissage suivants :</p> <ul style="list-style-type: none"> • AA1.1, AA1.2, AA1.3 • AA2.1, AA2.2, AA2.3, AA2.4, AA2.5 • AA3.1, AA3.2, AA3.3 • AA5.3, AA5.4, AA5.5 • AA6.1, AA6.3 <p>1</p> <p>À l'issue de ce cours, l'étudiant sera en mesure de :</p> <ul style="list-style-type: none"> • Dériver les relations mathématiques entre les performances des principales fonctions analogiques intégrées et le dimensionnement des transistors qui composent ces circuits. • Appliquer ces concepts à la synthèse optimale de tels circuits en technologie CMOS. • Utiliser à cette fin, les méthodologies et logiciels professionnels appropriés. • Analyser et avoir une vue critique sur les implémentations de la littérature technique et scientifique. • Comprendre, comparer et discuter les solutions proposées à ces applications concrètes. <p>----</p> <p><i>La contribution de cette UE au développement et à la maîtrise des compétences et acquis du (des) programme(s) est accessible à la fin de cette fiche, dans la partie « Programmes/formations proposant cette unité d'enseignement (UE) ».</i></p>
Modes d'évaluation des acquis des étudiants	<p>En raison de la crise du COVID-19, les informations de cette rubrique sont particulièrement susceptibles d'être modifiées. L'examen compte deux parties :</p> <ul style="list-style-type: none"> • La réalisation d'un travail original par groupe de 2 ou 3 étudiants durant le 2ème demi-quadrimestre portant sur l'analyse d'un cas d'étude, sur base d'articles techniques et la mise en pratique sur ce cas, des méthodes et techniques de synthèse du cours. Un rapport écrit doit être soumis pour le début de la session de janvier et est discuté oralement lors de l'examen écrit. • L'examen écrit est individuel et se déroule à livre ouvert. Les questions principales portent sur l'analyse d'un article technique (explications des concepts, équations et performances ; proposition d'un algorithme de dimensionnement). En outre, quelques courtes questions portent sur des concepts importants abordés au cours.
Méthodes d'enseignement	<p>En raison de la crise du COVID-19, les informations de cette rubrique sont particulièrement susceptibles d'être modifiées. Le cours est organisé en séances de cours et séances d'exercices encadrées. Les séances d'exercices se déroulent en grande partie sur stations de travail et consistent en l'apprentissage et l'utilisation de logiciels de conception assistée sur ordinateur (MATLAB, SPICE / ELDO...) en vue de mettre en oeuvre les méthodes et techniques de conception et d'optimisation enseignées dans des cas d'applications pratiques.</p>
Contenu	<ul style="list-style-type: none"> • Modélisation du transistor MOS pour les circuits analogiques • Amplificateurs opérationnels et de transconductance • Filtres continus (MOSFET-C, gm-C) • Filtres à capacités commutées • Circuits à courants commutés • Convertisseurs D-A, A-D

	<ul style="list-style-type: none"> • Oscillateurs contrôlés en tension ou en courant <p>Les détails de l'architecture interne et du fonctionnement au niveau analogique des circuits et de leurs constituants sont étudiés dans le cas de plusieurs systèmes intégrés, essentiellement en technologie MOS. On en dérive des stratégies de conception et d'optimisation de ces circuits permettant d'atteindre les performances spécifiées par les applications. Des techniques avancées d'analyse et de synthèse sur ordinateur sont proposées. Des études de cas pratiques sont présentées ou réalisées dans le cadre des séances d'exercices.</p>
Ressources en ligne	<p>Moodle http://moodleucl.uclouvain.be/course/view.php?id=7469</p>
Bibliographie	<p><u>Supports de cours sur Moodle</u></p> <ul style="list-style-type: none"> • Copies des transparents • Chapitres de thèse • Références de livres et articles disponibles en bibliothèque ou en ligne
Autres infos	<p>Ce cours suppose acquises les notions de base en circuits et dispositifs électroniques fondamentaux (niveau Bac, LELEC1330 et LELEC1530 par exemple). Le cours est plutôt destiné aux étudiants en 2^{ème} année de Master ELEC ou ELME et avoir suivi le cours LELEC2532 ou un équivalent est préférable.</p>
Faculté ou entité en charge:	<p>ELEC</p>

Programmes / formations proposant cette unité d'enseignement (UE)				
Intitulé du programme	Sigle	Crédits	Prérequis	Acquis d'apprentissage
Master [120] : ingénieur civil électricien	ELEC2M	5	LELEC2532	
Master [120] : ingénieur civil électromécanicien	ELME2M	5		