

LELEC1101

2016-2017

Projet d'électricité 1 - Circuits électriques

5.0 crédits	30.0 h + 30.0 h	2q
-------------	-----------------	----

Enseignants:	Dehez Bruno ; Oestges Claude ; Craeye Christophe ;				
Langue d'enseignement:	Français				
Lieu du cours	Louvain-la-Neuve				
Ressources en ligne:	Moodle > http://moodleucl.uclouvain.be/course/view.php?id=8941				
Préalables :	LFSAB1201 et LFSAB1502				
Thèmes abordés :	Ce projet aborde la conception, la simulation et la mesure d'un petit circuit électrique mettant en oeuvre des résistances, des capacités, des inductances, des amplificateurs opérationnels et des sources. Il est par ailleurs fortement couplé au cours de Circuits et mesures électriques (LELEC1370).				
Acquis d'apprentissage	a. Contribution de l'activité au référentiel AA (AA du programme) Axe 1 (1.1, 1.2, 1.3), Axe 2 (2.1, 2.2, 2.3, 2.4, 2.5), Axe 4 (4.1, 4.2, 4.4), Axe 5 (5.2, 5.3, 5.4, 5.5), Axe 6 (6.1, 6.3) b. Formulation spécifique pour cette activité des AA du programme (maximum 10) À l'issue de ce cours, l'étudiant sera en mesure de :				
	Concevoir des circuits électriques comportant plusieurs blocs fonctionnels et mettant en oeuvre des résistances, des capacités, des inductances, des amplificateurs opérationnels et des sources, sur base des connaissances nouvelles acquises en électricité, en particulier au travers du cours de Circuits et mesures électriques (LELEC1370).				
	Modéliser le fonctionnement de ces circuits (par blocs fonctionnels et globalement) en vue d'en dimensionner les éléments constitutifs.				
	Simuler ces circuits (par blocs fonctionnels et globalement) à l'aide de logiciels spécialisé (PSpice).				
	Réaliser et tester ces circuits en utilisant des appareils de mesure standards.				
	Confronter simulations et résultats expérimentaux et en interpréter les différences Proposer des solutions alternatives aux circuits proposés, sur base d'une argumentation détaillée.				
	Etablir les limites d'un modèle.				
	Appliquer une démarche de conception de système par blocs fonctionnels.				
	Présenter les résultats d'un projet en groupe au travers d'un rapport écrit et d'une démonstration orale. La contribution de cette UE au développement et à la maîtrise des compétences et acquis du (des) programme(s) est accessible à la fin de cette fiche, dans la partie « Programmes/formations proposant cette unité d'enseignement (UE) ».				
Modes d'évaluation des acquis des étudiants :	Les étudiants sont évalués de manière continue en cours de quadrimestre. L'évaluation se base sur le travail effectué au laboratoire, le rapport final, la présentation/démonstration finale du travail réalisé, et un examen écrit individuel.				
Méthodes d'enseignement :	L'enseignement se fait sous la forme d'un projet réalisé par groupes de 4 à 6 étudiants. Le projet porte sur le développement d'un circuit électrique mettant en oeuvre des résistances, des capacités, des inductances, des amplificateurs opérationnels et des sources. A titre d'exemple, on peut citer le développement d'un récepteur de radio AM, d'une balance de précision ou d'une suspension magnétique active.				
Contenu :	Le projet est jalonné de séances en salle, deproblèmes à résoudre de façon autonome et d'activités encadrées en laboratoire en lien avec l'objet du projet. Le projet se clôture par la remise d'un rapport de synthèse et une démonstration/présentation du circuit développé.				

Université Catholique de Louvain - DESCRIPTIF DE COURS 2016-2017 - LELEC1101

	Enoncé du projet, corrections et informations pratiques sur Moodle. Support du cours lié (LELEC1370): Engineering Circuit Analysis, J.D. Irwin & mp; R.M. Nelms, éd. J. Wiley and Sons, 2011			
Autres infos :	Ce projet suppose acquises les notions de base en électricité dispensées au travers du cours de Physique 1 (LFSAB1201) et du Projet 2 (LFSAB1502).			
Faculté ou entité en charge:	ELEC			

Programmes / formations proposant cette unité d'enseignement (UE)							
Intitulé du programme	Sigle	Crédits	Prérequis	Acquis d'apprentissage			
Mineure en sciences de l'ingénieur: électricité	LELEC100I	5	-	Q			